

## Paéz M. Gerard.

---

Es investigador titular del Cemisid, profesor titular de la Universidad de Los Andes, dirige investigaciones, a distancia en el área de Microelectrónica específicamente en microarquitectura de lógica reconfigurable y en análisis de comportamiento de microarquitectura superescalares. El Dr. Gerard Paéz M. Solicitó un permiso desde 1996 para trabajar en el National Semiconductors, que luego devino en Cyrix-National Semiconductors - y actualmente es responsable del grupo de análisis de comportamiento de microarquitectura RISC y superescalares.

### **EDUCATION:**

Ph.D in Computer Science, Université Pierre et Marie Curie París, France, 1986.

M.A.Sc in Computer Science, Université Pierre et Marie Curie París, France, 1983.

B.E.E, Villanova University, Pennsylvania., Usa, 1979.

### **PROFESION:**

Profesor Titular (1996), ULA.

Université Pierre et Marie Curie-CNRS, France, 1986.

Investigador Titular CEMISID-ULA.

Manager ATI Research Silicon Valey, inc

\* Se encuentra trabajando en ATI Silicon Vallley, Inc actualmente, luego de su paso por National Semiconductoers, Inc y Cyrix desde 1997. Responsable de proyectos de análisis de comportamiento de microarquitecturas superescalares de procesadores y co-procesadores.

---

gerard@ati.com  
Teléfono: 58 - 274 - 2402914 (Cemisid)

 [Regresar.](#)